



# دورة تصميم الدارات المطبوعة باستخدام KiCAD

أونلاين - 8 جلسات - 16 ساعة

آخر تحديث: 15 نيسان 2025

العنوان	تصميم الدارات المطبوعة باستخدام KiCAD
الأهداف	<ul style="list-style-type: none"> <li>تمكين المتدرب من قراءة المخططات النظرية Schematic وهي مهارة رئيسية في كل الوظائف المتعلقة بالنظم المضمنة ولا يمكن لأي مهندس تجنب حالات تتطلب الإطلاع على المخطط النظري.</li> <li>إعطاء القدرة على قراءة مخطط الدارة المطبوعة PCB Layout وهي مهارة مطلوبة في كثير من الأحيان ونقصها يشير لضعف لدى المهندس. يحتاج المهندس لمراجعة التصاميم واكتشاف الأخطاء أو يحتاج لقراءة المخطط لفهم كيفية وصل بعض العناصر بعضها البعض.</li> <li>التمكن من تصميم المخطط النظري واختيار العناصر المناسبة للدارة وكيفية البحث عنها واختيارها مع الأخذ بعين الاعتبار الكثير من الاعتبارات مثل سعرها أو مواصفاتها التشغيلية وتوفيرها في الأسواق وتلائمها مع المتطلبات الهندسية.</li> <li>الحصول على مهارة تصميم الدارة المطبوعة بطبقتي نحاس وكيفية توضيع العناصر وتوصيل العناصر مع بعضها وتجنب الكثير من الأخطاء التي تؤدي لعدم إمكانية تصنيع الدارة لدى المصنع أو الحصول على دارة غير قابلة للاستخدام.</li> <li>تعلم كيفية استخراج التصميم بصيغة مناسبة لمصنع الدارات المطبوعة وكيفية التعامل مع المصنع.</li> <li>توضيح فكرة عن مواضيع متقدمة في الدارات المطبوعة والتي يحتاجها المهندس الكبير.</li> </ul>
المدة	8 جلسات - 12 ساعة تدريبية (كل جلسة 1:30 )
طريقة الإعطاء	<ul style="list-style-type: none"> <li>جلسة أونلاين يحضرها المتدرب ويحصل عليها مسجلة.</li> <li>يستعرض المدرب الأفكار والأساليب النظرية باستخدام السلايدات ويتم التنفيذ عملياً على البرنامج.</li> <li> يستطيع المتدرب طرح أسئلته خلال الجلسة أو خلال ساعات أسئلة وأجوبة إضافية يتم الاتفاق عليها عند الحاجة.</li> <li>يتم توفير كل المواد الازمة ومنها السلايدات والتصاميم.</li> </ul>
المدرب	<p>Yahya Tawil / يحيى طويل</p> <p>LinkedIn: <a href="https://www.linkedin.com/in/yahya-tawil/">yahya-tawil</a>, GitHub: <a href="https://github.com/yahyatawil">yahyatawil</a></p>
اللغة	العربية
المستهدفين	<ul style="list-style-type: none"> <li>الطلاب والخريجين الجدد من الكليات المرتبطة بالإلكترونيات وعلوم الحاسوب والميكاترونكس.</li> <li>المهندسين المستجدين في الوظائف المرتبطة بتصميم الإلكترونيات والنظم المضمنة.</li> <li>المهندسين من يرغب تعلم برنامج KiCAD ولديه خبرة سابقة ببرنامج آخر.</li> </ul>



	<ul style="list-style-type: none"> <li>الهواة من أي اختصاص ولديهم خبرة سابقة مع الإلكترونيات.</li> </ul>	
	<ul style="list-style-type: none"> <li>معرفة أساسيات الإلكترونيات والعناصر الإلكترونية والقدرة على التمييز بينها.</li> <li>اتصال انترنت مستقر.</li> <li>حاسب عليه نسخة v7 KiCAD (أو أعلى).</li> </ul>	المطلبات
	<p>سيكون في نهاية الدورة مشروع يتم تنفيذه من المتدرب وبعد فحص المشروع من المدرب سيتم إرسال الملاحظات والشهادة الإلكترونية للمتدرب.</p>	الشهادة

## الجلسة الأولى

أساسيات
<ul style="list-style-type: none"> <li>تعريف عام ب مجال رسم الدارات المطبوعة وأنواعها ومراحل تطوير دارة مطبوعة.</li> <li>تعريف عام ب برنامج KiCAD وميزاته.</li> <li>المصطلحات في مجال الدارات المطبوعة ورسمها.</li> <li>إنشاء مشروع في برنامج KiCAD وشرح مكونات المشروع والبرنامج الأساسية.</li> <li>شرح المشروع الذي سنعمل عليه خلال الجلسات.</li> </ul>

## الجلسة الثانية

المخطط النظري Schematic
<ul style="list-style-type: none"> <li>إنشاء مخطط نظري في المشروع</li> <li>إضافة العناصر على المخطط النظري</li> <li>فهم مكونات رموز العناصر</li> <li>التوصيل بالأسلاك Wire و النواقل Bus</li> <li>تنظيم المخطط النظري ضمن صفحة واحدة وضمن صفحات متعددة Multi page schematics</li> </ul>



## الجلسة الثالثة

### المكاتب وإنشاء مكتبة جديدة Library & Footprints

- فهم العلاقة بين الرمز النظري Symbol والعملي Footprint للعنصر
- جولة في المكاتب وطريقة التعامل مع العناصر غير المتوفرة في المكاتب الرسمية
- إنشاء مكتبة جديدة وعنصر جديد

## الجلسة الرابعة

### مخطط الدارة المطبوعة PCB Layout

- الانقال من المخطط النظري إلى مخطط الدارة المطبوعة
- تحضير إعدادات الدارة design rules
- توضع العناصر Placement وعرض الملاحظات المتعلقة بذلك
- التوصيل وعرض الملاحظات المتعلقة بالتوصيل خلال تنفيذ الدارة

## الجلسة الخامسة

### مواضيع متقدمة في مخطط الدارة المطبوعة

- استخدام المضلعات polygon للأرضي Ground والطاقة Power
- تحديد سماكة أسلاك التوصيل ومواصفات Via
- توصيل الخطوط التقاضلية
- حل المشاكل التصميمية المكتشفة Design Rule Check DRC



## الجلسة السادسة

### كيفية تصنيع الدارة المطبوعة

- توليد الملفات التصنيعية Gerber Files
- توليد قائمة العناصر BOM
- التأكد من صحة الملفات المولدة
- إنشاء طلب تجاري باستخدام JLCPCB والتعرف على خدماتهم المختلفة

## الجلسة السابعة

### لمحة عن مواضع متقدمة واحتياطية في تصميم الدارات المطبوعة

- Signal Integrity
- Electromagnetic Compatibility
- Return Paths & Grounding
- Decoupling & Power Integrity
- Advanced KiCAD features

## الجلسة الثامنة

### مراجعة واستعراض وظائف

جولة مراجعة واستعراض وظائف الطلاب ومناقشة الأخطاء واستعراض بعض التصاميم لدورات شهيرة والاطلاع عليها.